Formal Methods in Software Engineering

David Martinez Diaz -- DSD

# Indice de la charla:

Formal Methods in Software Engineering Indice de la charla:

1. Metodos formales
2. Model Checking

Descripcion del Model Checking Propiedades

Introduccion a Uppaal:

# Metodos formales

Son tecnicas sustentandas en las matematicas para analizar el software para extraer conclusiones que sean ciertas sobre este.

Los primeros que intentaron formalizar lo que ellos sabian en lo que en ese momento era secuencial, estos eran Dijsktra y Hoare.

La tecnologia no era muy potente, pese a ser la base, todo esto paso gracias al metodo del "Model Checking", y partir de ahi, surgieron una gran cantidad de tecnicas y organismos.

Por otro lado, se encuentran los mostradores de los Teoremas, que son herramientas complementarias, ya que son metodos mas deductivos.

Abstract Interpretation. Model Based Testing. Runtime Verification.

# Model Checking

Model Checking es una técnica para examinar tanto sistemas de software como de hardware. Sirve para asegurar que el sistema cumpla con las especificaciones y características deseadas.

Los pasos del proceso de Model Checking son:

* **Modelado del sistema**: Utilizando un modelo matemático, como un autómata, para representar el sistema.
* **Elaboración de propiedades**: Utilizando lógica temporal, especificar las propiedades que el sistema debe cumplir.
* **Verificación**: Evaluar si se cumplen o no las propiedades especificadas comparando el modelo del sistema con las propiedades especificadas.
* **ContraEjemplo**: Si el sistema viola una propiedad particular, el Model Checker proporcionará un contraejemplo que muestra cómo ocurrió la violación.

El analisis de la parte critica del software es muy dificil de analizarla, y tenemos que realizarlo de forma exhaustiva.

Hay dos necesidades del software:

Cada vez se necesita aun mas codigo para poder realizar las distintas operaciones, como pueden ser, el software que gestiona los vuelos o incluso las mismas televisiones.

La concurrencia, es muy dificil analizar cuando alguno de ello va a dar un error, es muy dificil a priori saber que va a hacer (no determinista).

Los sistemas reactivos proceden en un ciclo continuo, es decir, esperan para el siguiente movimiento del entorno y reaccionan propiamente.

Los padres de esta tecnica son Clarke, Emerson y Sifakis, los cuales recibieron el premio Turing en 2007.

# Descripcion del Model Checking

## Metodo automatico para nalizar estados de modelo, teniendo en cuenta varios descriptores, como por

## ejemplo, ver si encaja o no encaja, ademas si un problema coincide en estado dando coincidencias, se dice que se cumple la propiedad. En caso de no ser asi, se denomina contraejemplo, esto nos puede ayudar en el futuro para depurar.

## Estas propiedades se suele observar justo al reves, es decir, comenzamos diciendo que no satisface el modelo y vamos corrigiendo y comprobando poco a poco los estados.

## Propiedades

Logica Temporal Lineal, que se construyen utilizando proposiciones atomicas de "AP" y "Operadores Temporales".

Elasticidad.

## Introduccion a Uppaal:

Es una herramienta capaz de analizar las transicioens con tiempo real y con este se introducen los automatas con tiempo, utilizando las variables "clock" y el sistema para representar el tiempo.

Podemos decorar los sistemas de transicion con guardas de las transiciones, es decir, a los valores de la variable "clock" para que se ejecute las operaciones, los relojes son las variables especificas del automata.